



PATENT ABSTRACTS OF JAPAN

(11) Publication number: **02115996 A**(43) Date of publication of application: **27.04.90**

(51) Int. Cl.

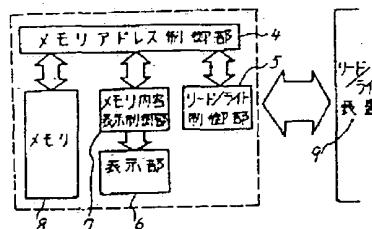
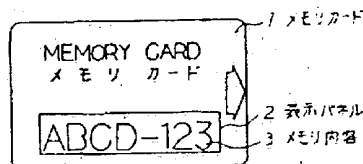
G06K 19/07
B42D 15/10(21) Application number: **63269808**(71) Applicant: **NEC YAMAGATA LTD**(22) Date of filing: **25.10.88**(72) Inventor: **SUZUKI YOJI**
ANDO KEIICHI(54) **MEMORY CARD**

(57) Abstract:

PURPOSE: To observe memory contents without using a read/write device by equipping the title memory card with a memory to store data, a memory address control part, a read/write control part, a display part, and a memory contents display control part.

CONSTITUTION: A memory address control part 4 controls the address of a memory 8 in which the data are stored, and the memory 8 stores and holds written data. A read/write control part 5 controls data reading/writing between a read/write device 9 and the memory 8. A memory contents display control part 7 controls the data to be displayed on a display panel 2, and a display part 6 displays the data on the display panel 2. Thus, memory contents 3 can be observed without the read/write device 9.

COPYRIGHT: (C)1990,JPO&Japio



⑨ 日本国特許庁(JP)

⑩ 特許出願公開

⑫ 公開特許公報(A) 平2-115996

⑮ Int. Cl.

識別記号

庁内整理番号

⑬ 公開 平成2年(1990)4月27日

G 06 K 19/07
B 42 D 15/10

5 2 1

6548-2C
6711-5B

G 06 K 19/00

J

審査請求 未請求 請求項の数 1 (全2頁)

⑭ 発明の名称 メモリカード

⑯ 特 願 昭63-269808

⑰ 出 願 昭63(1988)10月25日

⑱ 発 明 者 鈴 木 洋 二 山形県山形市北町4丁目12番12号 山形日本電気株式会社
内

⑲ 発 明 者 安 藤 圭 一 山形県山形市北町4丁目12番12号 山形日本電気株式会社
内

⑳ 出 願 人 山形日本電気株式会社 山形県山形市北町4丁目12番12号

㉑ 代 理 人 弁理士 内 原 晋

明 細 書

1. 発明の名称

メモリカード

2. 特許請求の範囲

データを格納するメモリと、このメモリのアドレスを制御するメモリアドレス制御部と、リード/ライト装置との間でデータのリード/ライトを制御するリード/ライト制御部と、表示部と、この表示部に表示するデータを制御するメモリ内容表示制御部とを具備することを特徴とするメモリカード。

3. 発明の詳細な説明

(産業上の利用分野)

本発明は、コンピュータの補助記憶装置に関し、特に、この装置に用いるメモリカードに関する。

(従来の技術)

従来のこの種のメモリカードは、メモリ、メモ

リアドレス制御部、リード/ライト制御部から構成され、データのリード/ライトは専用のリード/ライト装置により行なうようになっていた。

(発明が解決しようとする課題)

上述した従来のメモリカードでは、メモリ内容を見る場合に、必ずリード/ライト装置を使用しなければならず、メモリカードを見ただけではわからないという問題がある。

(課題を解決するための手段)

本発明のメモリカードは、データを格納するメモリと、このメモリのアドレスを制御するメモリアドレス制御部と、リード/ライト装置との間でデータのリード/ライトを制御するリード/ライト制御部と、表示部と、この表示部に表示するデータを制御するメモリ内容表示制御部とを具備することを特徴とする。

(実施例)

次に、本発明について図面を参照して説明する。

第1図は本発明の一実施例の外観図である。メモリカード1の表面に表示パネル2があり、この

表示パネル 2 にはメモリ内容 3 が表示されている。

第 2 図は第 1 図のメモリカードの内部構成図である。このメモリカードは、メモリアドレス制御部 4、メモリ 8、リード／ライト制御部 5、メモリ内容表示制御部 7、表示部 6 から構成されている。メモリアドレス制御部 4 は、データが格納されているメモリ 8 のアドレスを制御する。メモリ 8 は書き込まれたデータを記憶保持する。リード／ライト制御部 5 はリード／ライト装置 9 とメモリ 8 との間で、データのリード／ライトを制御する。メモリ内容表示制御部 7 は、第 1 図の表示パネル 2 に表示するデータを制御する。表示部 6 は、表示パネル 2 にデータの表示を行う。

〔発明の効果〕

以上説明したように本発明は、メモリカードの表面に、メモリ内容の表示機能を有し、リード／ライト装置を介さずにメモリ内容を見ることができるといふ効果を奏する。

(以下余白)

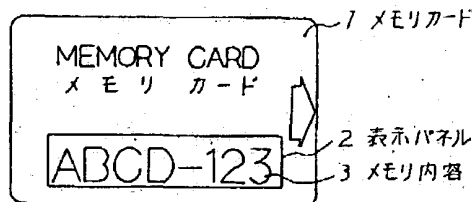
4. 図面の簡単な説明

第 1 図、第 2 図は本発明の一実施例の正面図、内部構成図である。

1…メモリカード、2…表示パネル、3…メモリ内容、4…メモリアドレス制御部、5…リード／ライト制御部、6…表示部、7…メモリ内容表示制御部、8…メモリ、9…リード／ライト装置。

代理人 弁理士 内原 晋

第 1 図



第 2 図

